

ループコントローラ(CX-Process ツール) サンプルプログラム説明書

PID制御_パルス幅出力(時間比例出力調節計)

アナログ/パルス幅変換ブロックは、PID調節ブロックに接続して、PID調節ブロックのMV信号を、その大きさに比例したデューティサイクルのパルス幅信号に変換します。

オンオフ制御のヒータをPID調節計の出力で操作する時に使用します。

このプログラムは、シミュレーションで動作を確認して頂くことができます。また、シミュレーション回路を削除すると、実出力(K熱電対・SSR)でご使用いただくことも出来ます。[03シーケンス制御 701.ステップラダー、およびブロック結線図 [99シミュレーション回路] を右クリックして、メニューから削除を選択し、保存・ダウンロードしてください。

アイテム番号	形式	アイテム名	アイテム	デフォルト	ユニット	設定内容
000	<000>	システム共通	004	システム共通演算周期	1	0.1秒
901	<556>	絶縁型AI4端子	051	AI4 I/F動作演算周期	1	0.1秒
			010	Y1の入力レンジの変換	1	K熱電対, 0~500.0℃
			050	Y2の入力レンジの変換	1	K熱電対, 0~500.0℃
			053	Y3の入力レンジの変換	1	K熱電対, 0~500.0℃
001	<127>	レンジ変換	056	Y4の入力レンジの変換	1	K熱電対, 0~500.0℃
			031	入力レンジON	0.00	
			032	入力レンジOFF	30.00	
			051	出力レンジON	0.00	
002	<011>	基本PID	052	出力レンジOFF	100.00	
			052	調節動作方向	0	0:逆動作, 1:正動作
			053	0-値SP設定値	+	℃
			054	比周率	+	h
006	<192>	アナログ/パルス幅変換	055	積分時間	+	秒
			056	微分時間	+	秒
			004	演算周期	0	システム共通演算周期
			009	繰返し周期	+	秒
010	<201>	接点接続	004	演算周期	0	システム共通演算周期
			006	出力方向	0	0:常時出力 1:フェード出力
902	<587>	AI4端子	007	号線No.	01	01/02/03/04/05~201/4に対応