

カタログ訂正のお知らせ

当社発行のカタログにおいて下記のとおり印刷・記載の誤りがありました。
お詫び申し上げます。

カタログ名

『ループコントロールユニット / ボード (PLC計装) 単品カタログ』 (2003年3月発行) (カタログ番号 SBCC-185G)

掲載箇所

12ページ システム構成
25ページ ご注文の手引き

正誤内容

誤	➔	正
商品名称： 二重化対応ループコントロールボード 形式： 形CS1D-LCB05D 仕様： 計器ブロック数 最大500ブロック		商品名称： CS1DプロセスCPUユニット 形式： 形CS1D-CPU65P 仕様： CPU部 形CS1D-CPU65H相当 ループコントロール部 形CS1D-LCB05D (計器ブロック数 最大500ブロック) 形式： 形CS1D-CPU67P 仕様： CPU部 形CS1D-CPU67H相当 ループコントロール部 形CS1D-LCB05D (計器ブロック数 最大500ブロック) 販売方法の変更により、形CS1D-LCB05Dは、上記CPUユニット形式によるセット販売のみとなります。単体での販売は行いません。 詳細内容については次ページを参照ください。

対応方法

2003年6月中旬より修正シールにて対応しています。

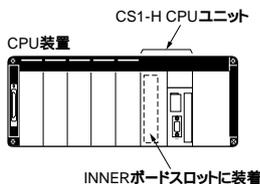
修正内容の詳細

12ページ システム構成

ループコントロールボード/ユニットの場合

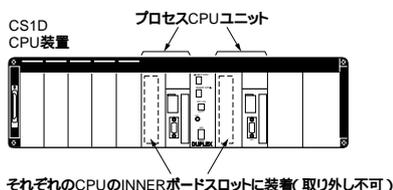
形CS1W-LCB01/05

ループコントロールボード形CS1W-LCB01/05は、CSシリーズ用 INNERボードです。
CS1-H CPUユニット(形式末尾にHあり)に最大1枚装着することができます。



形CS1D-CPU6 P

ループコントロールボード形CS1D-LCB05Dが、形CS1D-CPU6 H INNERボードスロットに装着されています。
形CS1D-LCB05Dの取り外しはできません。



25ページ ご注文の手引き

CS1D Duplexシステム

商品名称	仕様		形式	標準価格 (¥)	海外規格
CS1D CPUユニット	入出力点数 5120点	プログラム容量	データメモリ容量	オープン価格	UC1、N、L、CE
		60Kワード	128Kワード (DM : 32Kワード、EM : 32Kワード×3/バンク)		
		250Kワード	448ワード (DM : 32Kワード、EM : 32Kワード×13/バンク)		
CS1D プロセスCPUユニット	CPU部 : 形CS1D-CPU65H ループコントロール部 : 形CS1D-LCB05D		形CS1D-CPU65P	オープン価格	UC1、CE
	CPU部 : 形CS1D-CPU67H ループコントロール部 : 形CS1D-LCB05D		形CS1D-CPU67P		
デュプレックスユニット			形CS1D-DPL01	オープン価格	UC1、N、L、CE
CS1D電源ユニット	AC100 ~ 120V/200 ~ 240V 50/60Hz(運転中出力付き) 出力容量 : DC5V 7A、DC26V 1.3A、合計35Wまで		形CS1D-PA207R		
	DC24V 出力容量 : DC5V 4.3A、DC26V 0.56A、合計28Wまで		形CS1D-PD024		
CPU二重化ベースユニット	5スロット		形CS1D-BC052		
オンライン交換対応増設ベースユニット	9スロット(CS1D増設装置およびCS1D長距離増設装置で共用)		形CS1D-BI092		
Controller Linkユニット	光リンクタイプ(H-PCFケーブル)		形CS1W-CLK12-V1	120,000	
	光リンクタイプ(G1ケーブル)		形CS1W-CLK52-V1	220,000	

ループコントロールボード/ユニット

商品名称	仕様	形式	標準価格 (¥)	海外規格
ループコントロールボード(LCB)	計器ブロック数 : 最大50ブロック	形CS1W-LCB01	180,000	UC1、CE
	計器ブロック数 : 最大500ブロック	形CS1W-LCB05	オープン価格	
	計器ブロック数 : 最大500ブロック 二重化(形CS1D)対応	形CS1D-LCB05D *		
ループコントロールユニット(LCU)	制御ループ数 : 最大32ブロック 演算数 : 最大249ブロック	形CS1W-LC001	オープン価格	UC1、N、CE

* CS1D CPUユニットとのセット商品「CS1D プロセスCPUユニット 形CS1D-CPU6 P」に内蔵のINNERボードです。単品での販売は行いません。